

Back | Update Info | Hit List | View Records | Refine search | Shopping basket | Scroll session | SubAccount | Create Alert | Modify Alert | Logoff cost | Logoff

Database: FAMPAT - Patent families Results : 1 Quick Search : (fr2775806/PN)

Help

Analyze Top:

First occurrence

◀◀ First ◀ Previous 1 / 1 Next ▶ Last ▶▶

Select All | Select None

## FR2775806 - COMPUTER-BASED TOOL FOR STUDYING ELECTRICAL ARCHITECTURES DESIGNE...

View Extended Family

Family Accession 20042791024463

Nbr :

<input checked="" type="checkbox"/>	FR2775806	A1	19990910 [FR2775806]	
	STG:		Application, first publication	
	AP :		1998FR-0002611 19980304	
<input checked="" type="checkbox"/>	WO9945485	A1	19990910 [WO9945485]	
	STG:		Publ. Of int. Appl. With int. Search rep	
	AP :		1999WO-FR00490 19990304	
<input checked="" type="checkbox"/>	EP1058898	A1	20001213 [EP1058898]	
	STG:		Public. Of applic. With search report	
	AP :		1999EP-0907659 19990304	
<input checked="" type="checkbox"/>	FR2775806	B1	20011123 [FR2775806]	
	STG:		Patent of invention (2nd publication)	
<input checked="" type="checkbox"/>	EP1058898	B1	20030730 [EP1058898]	
	STG:		Patent	
	DE69909980	D1	20030904 [DE69909980]	

**THIS PAGE BLANK (USPTO)**

**STG:** Granted EP number in bulletin  
**AP :** 1999DE-6009980 19990304

DE69909980 T2 20040519 [DE69909980]  
**STG:** Trans. Of EP patent

# **COMPUTER-BASED TOOL FOR STUDYING ELECTRICAL ARCHITECTURES DESIGNED TO BE INSTALLED INSIDE A MOTOR VEHICLE**

(EP1058898)

COMPUTERWEKZEUG ZUM UNTERSUCHEN VON ELEKTRISCHEN INSTALLATIONSARCHITEKTUREN FÜR DIE ANORDNUNG INNERHALB EINES KRAFTFAHRZEUGES  
 OUTIL INFORMATIQUE POUR L'ETUDE D'ARCHITECTURES ELECTRIQUES DESTINEES A ETRE DISPOSEES A L'INTERIEUR D'UN VEHICULE AUTOMOBILE  
 OUTIL INFORMATIQUE POUR L'ETUDE D'ARCHITECTURES ELECTRIQUES DESTINEES A ETRE DISPOSEES A L'INTERIEUR D'UN VEHICULE AUTOMOBILE  
 OUTIL INFORMATIQUE POUR L'ETUDE D'ARCHITECTURES ELECTRIQUES DESTINEES A ETRE DISPOSEES A L'INTERIEUR D'UN VEHICULE AUTOMOBILE  
 COMPUTERWEKZEUG ZUM UNTERSUCHEN VON ELEKTRISCHEN INSTALLATIONSARCHITEKTUREN FÜR DIE ANORDNUNG INNERHALB EINES KRAFTFAHRZEUGES

**Index Terms :** COMPUTER AIDED DESIGN; CAD; ELECTRIC SYSTEM; AUTOMOBILE; CAR; VEHICLE; DATA; BASE; SIMULATION; OPTIMIZATION

(WO9945485)

The invention concerns a computer-based tool for studying electrical architectures designed to be installed inside a motor vehicle, characterised in that it comprises: storage means wherein are stored primary data files describing elements such as control members, sensors, computer electronic inputs and outputs, computer input and output power units, thin-film electronic circuit diagrams associated with said electronic computer inputs and outputs, power components, electronic components, electrical connections; means for updating said primary data; means enabling an operator to produce from said primary data functions each defined in particular by a list of elements of the type of those described in the primary data files, as well as by the description of all the connections between these various elements; storage means wherein are stored the resulting functions; means for automatically defining from a list of functions selected by an operator a module or computer wherein the different elements corresponding to the primary data of said functions are consolidated so as to avoid useless redundancies for said primary data; and means enabling identify the different elements corresponding to the primary data of the different functions thus consolidated in said computer module.

**Designated States :** (EP1058898)  
 DE ES FR GB IT

**Designated States :** (WO9945485)  
 US European Patent (AT BE CH CY DE DK ES FI FR GB GR IE IT LU MC NL PT SE)

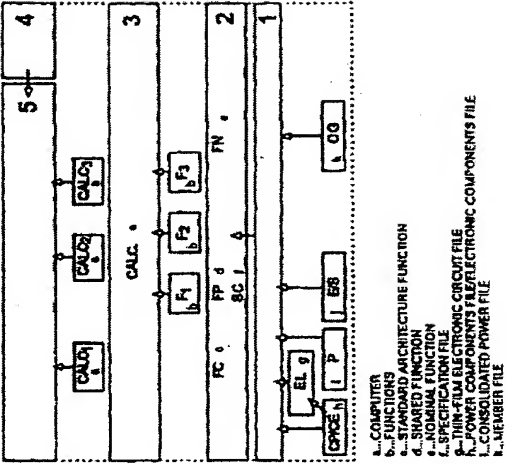
**Priority Details :** 1998FR-0002611 19980304  
 1999WO-FR00490 19990304

**Inventor(s) :** BOUCHERON JEAN-LOUIS

**THIS PAGE BLANK (USPTO)**

**Patent Assignee :** BOUCHERON JEAN LOUIS  
VALEO ELECTRONIQUE  
VALEO ELECTRONIQUE CRETEIL  
**Orig. Patent Assignee :** VALEO ELECTRONIQUE ; 2, rue Fernand Pouillon F-94000 Créteil (FR) (except US)  
BOUCHERON, Jean-Louis ; 6, hameau du Rougeau F-77176 Savigny-le-Temple (FR) (only US)

(C) Questel-Orbit



1/ 1 FAMPAT - ©QUESTEL-ORBIT - image

**THIS PAGE BLANK (USPTO)**

⑫

DEMANDE DE BREVET D'INVENTION

A1

②2 Date de dépôt : 04.03.98.

③0 Priorité :

④3 Date de mise à la disposition du public de la  
demande : 10.09.99 Bulletin 99/36.

⑤6 Liste des documents cités dans le rapport de  
recherche préliminaire : *Se reporter à la fin du  
présent fascicule*

⑥0 Références à d'autres documents nationaux  
apparentés :

⑦1 Demandeur(s) : VALEO ELECTRONIQUE Société  
anonyme — FR.

⑦2 Inventeur(s) : BOUCHERON JEAN LOUIS.

⑦3 Titulaire(s) :

⑦4 Mandataire(s) : REGIMBEAU.

⑤4 OUTIL INFORMATIQUE POUR L'ETUDE D'ARCHITECTURES ELECTRIQUES DESTINEES A ETRE  
DISPOSEES A L'INTERIEUR D'UN VEHICULE AUTOMOBILE.

⑤7 Outil informatique pour l'étude d'architectures élec-  
triques destinées à être disposées à l'intérieur d'un habitacle  
de véhicule automobile, caractérisé en ce qu'il comporte :

- des moyens de mémorisation dans lesquels sont stoc-  
qués des fichiers de données primaires décrivant des élé-  
ments tels que des organes de commande, des entrées et  
sorties électroniques de calculateur, des entrées et sorties  
de puissance de calculateur, des schémas électroniques de  
type couches basses associées à ces entrées et sorties  
électroniques du calculateur, des composants de puissance,  
des composants électroniques,

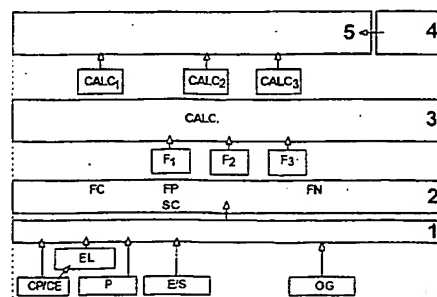
- des moyens pour mettre à jour ces données primaires,
- des moyens pour permettre à un opérateur de créer à  
partir de ces données primaires des fonctions définies cha-  
cune notamment par une liste d'éléments du type de ceux  
décrits dans les fichiers de données primaires, ainsi que par  
la description de toutes les liaisons entre ces divers élé-  
ments,

- des moyens de mémorisation dans lesquels sont stoc-  
quées les fonctions ainsi créées,

- des moyens pour définir automatiquement à partir  
d'une liste de fonctions choisies par un opérateur un module  
ou calculateur dans lequel les différents éléments corres-

pondant aux données primaires desdites fonctions sont  
consolidés de façon à éviter les redondances inutiles.

- et des moyens permettant de recenser les différents  
éléments correspondant aux données primaires des diffé-  
rentes fonctions ainsi consolidées dans ledit module de cal-  
culateur.



La présente invention est relative à un outil pour l'étude d'architectures électriques à l'intérieur d'un habitacle de véhicules automobiles.

L'invention permet en particulier de capitaliser des informations relatives  
5 aux différents éléments susceptibles d'être utilisés dans les architectures électriques des véhicules ainsi que de capitaliser les fonctions susceptibles d'être réalisées à partir de ces éléments, ainsi que les différents modules ou calculateurs permettant de commander et de réaliser ces fonctions et les architectures électriques réalisées avec ces modules ou calculateurs et ces fonctions.

10 L'outil proposé par l'invention permet en outre de mettre en œuvre sur les fonctions ou les modules ou calculateurs un traitement de consolidation destiné à permettre d'éviter les redondances entre les différents éléments intervenant dans les fonctions et/ou utilisés par les calculateurs.

Egalement, l'outil proposé permet à un opérateur d'avoir accès rapidement  
15 aux coûts de câblage et d'électronique mis en œuvre à partir de différentes solutions d'architecture, en vue de l'expertise de celles-ci.

On notera qu'à ce jour, ce type d'études exhaustives n'est pratiquement jamais mis en œuvre car beaucoup trop fastidieux.

L'invention propose un outil informatique pour l'étude d'architectures  
20 électriques destinées à être disposées à l'intérieur d'un véhicule automobile, caractérisé en ce qu'il comporte :

- des moyens de mémorisation dans lesquels sont stockés des fichiers de données primaires décrivant des éléments tels que des organes de commande, des entrées et sorties électroniques de calculateur, des entrées et sorties de puissance de  
25 calculateur, des schémas électroniques de type couches basses associées à ces entrées et sorties électroniques du calculateur, des composants de puissance, des composants électroniques,
- des moyens pour mettre à jour ces données primaires,
- des moyens pour permettre à un opérateur de créer à partir de ces données  
30 primaires des fonctions définies chacune notamment par une liste d'éléments du type

de ceux décrits dans les fichiers de données primaires, ainsi que par la description de toutes les liaisons entre ces divers éléments,

- des moyens de mémorisation dans lesquels sont stockées les fonctions ainsi créées,

5       - des moyens pour définir automatiquement à partir d'une liste de fonctions choisies par un opérateur un module ou calculateur dans lequel les différents éléments correspondant aux données primaires desdites fonctions sont consolidés de façon à éviter les redondances inutiles (et obtenir une liste unique des besoins).

10       - et des moyens permettant de recenser les différents éléments correspondant aux données primaires des différentes fonctions ainsi consolidées dans ledit module de calculateur.

Ainsi, on dispose d'un outil qui permet de constituer une base de données qui permet de créer et de recenser des fonctions électroniques possibles à l'intérieur d'un véhicule, ainsi que des modules de calculateurs (et architectures) associés à ces  
15       fonctions, qui mettent en relation - par l'intermédiaire d'un câblage à l'intérieur du véhicule - les organes de commande et des organes commandés (moteurs, lampes, actionneurs, etc...).

Un tel outil est avantageusement complété par les différentes caractéristiques suivantes prises seules ou selon toutes leurs combinaisons possibles :

20       - il comporte des moyens pour définir à partir de plusieurs calculateurs ou modules un système dans lequel lesdits calculateurs et les éléments qui leur sont associés sont consolidés.

25       - il comporte des moyens pour mémoriser les coûts des différents éléments décrits dans les fichiers de données primaires, ainsi que pour calculer les coûts des fonctions et/ou des modules et calculateurs créés avec ces éléments ; notamment, l'outil proposé par l'invention permet, après entrée des données relatives à l'architecture faisceau utilisée, et éventuellement optimisation des calculateurs, d'obtenir une liste complète représentative des liaisons électriques nécessaires avec leurs coûts, ainsi que les coûts des composants de puissance utilisés et les coûts des  
30       composants constituant les circuits "couches basses" de chaque calculateur.

- il comporte des moyens de mémorisation dans lesquels sont stockées les schémas des architectures de faisceaux de différents types de véhicule.

- il comporte des moyens pour proposer une segmentation optimisée à partir d'une architecture de faisceau donnée et d'un fichier de modules ou calculateurs consolidés.

- il comporte des moyens permettant à un opérateur de modifier les schémas électriques appelés couches basses associées à un module de calculateurs pour optimiser ledit module.

- il comporte des moyens mémoire dans lesquels sont stockées des spécifications et/ou des schémas et/ou des nomenclatures associés aux éléments décrits dans les fichiers de données primaires.

- il comporte des moyens de mémorisation dans lesquels sont stockées des spécifications et/ou des schémas et/ou des fiches signalétiques associés aux fonctions.

- il comporte des moyens pour regrouper les informations contenues dans des fiches signalétiques associées à des fonctions dans un fichier associé au module de calculateur regroupant ces fonctions.

- il comporte des moyens pour mémoriser et/ou traiter de façon différenciée les fonctions selon qu'elles sont destinées à être intégrées à des architectures conventionnelles, destinées à être consolidées à un seul module de calculateur ou destinées à être consolidées en plusieurs modules.

Un tel outil présente de nombreux avantages, et notamment :

- il permet la capitalisation technique des fonctions et des architectures associées par fonction, schémas, besoins en entrées et sorties, organes associés, circuits et composants de puissance nécessaires, spécifications, etc...

- il permet des expertises rapides de différentes solutions d'architectures.

- il permet de prendre en compte le coût global d'une architecture (y compris le coût de son câblage) et non le coût de l'électronique seule.

- il permet de capitaliser différentes architectures de faisceaux, etc.

La description qui suit est purement illustrative et non limitative. Elle doit être lue en regard de la figure unique annexée qui est un organigramme sur lequel on

a représenté les différentes couches de données utilisées par un outil conforme à un mode de réalisation particulier possible pour l'invention.

Le traitement qui va maintenant être décrit est mis en œuvre par un logiciel qui se compose :

- 5           - D'un module "banque de données primaires" 1 qui comprend une base de données qui recense des composants électroniques et leurs coûts. Ce module intègre une procédure de mise à jour, et des possibilités de consultation.
- D'un module de création et de gestion d'une banque de donnée "Fonctions ", qui intègre une procédure de création des fonctions faisant appel à la  
10 "banque de données primaires". Ce module intègre également une procédure de mise à jour, et des possibilités de consultation.
- D'un module de création et de gestion d'une banque de données "modules ou calculateurs consolidés ", qui intègre une procédure de création et de gestion des calculateurs faisant appel à la "banque de données Calculateurs " et met  
15 en œuvre une "procédure de consolidation de fonctions". Ce module intègre également une procédure de mise à jour, et des possibilités de modification et de consultation.
- D'un module de capitalisation des architectures de référence, faisant appel à une banque de données "Architectures faisceaux ". Ce module intègre  
20 également une procédure de mise à jour, et des possibilités de consultation.
- D'une procédure "d'optimisation d'un calculateur " permettant la transformation d'un fichier "Calculateur consolidé " en un fichier "Calculateur optimisé" prenant en compte les choix effectués en terme de circuits électroniques représentatifs des "couches basses".
- 25           - D'un module de " Segmentation " permettant de transposer les données contenues dans le fichier "Architectures" sur un ou plusieurs calculateurs ou modules pour en décomposer les liaisons par faisceau en vue de l'évaluation des coûts de câblage associés à un système défini par ces calculateurs ou modules.

Après optimisation il est possible de permettre une série de corrections  
30 manuelles qui seront prises en compte dans le processus d'évaluation. Comme les

autres modules celui-ci intègre une procédure de mise à jour, et des possibilités de modification et de consultation.

## 1 - LA BASE DE DONNEES PRIMAIRES

5 Ainsi qu'on peut le voir sur la figure 1, la base de données primaires 1 comporte :

- un fichier organes (OG).
- un fichier entrées et sorties électroniques du calculateur consolidé (E/S).
- un fichier entrées et sorties de puissance du calculateur consolidé (P).
- 10 - un fichier liste des schémas électroniques couches basses associées aux entrées et sorties électroniques du calculateur (EL).
- un fichier liste des composants de puissance (CP) et de composants électroniques (CE).

### 1.1 - Le fichier organes (OG) :

15 Ce fichier définit tous les organes susceptibles d'occuper une position fixe sur un véhicule donné, ce qui permettra via les localisations de ces organes et les liaisons électriques nécessaires entre ces organes de définir dans une première étape les composantes de ces liaisons transférées sur un faisceau véhicule en nombre de fils, interconnexions, et points de connexions, ceci en vue d'une évaluation rapide des  
20 coûts du câblage associé à une fonction pour une architecture faisceau donnée.

Ce fichier organe permet de capitaliser, par l'intermédiaire d'un schéma S représentatif codifié et éventuellement d'une spécification sommaire associée des organes (limitée aux points pertinents), différentes configurations ou catégories d'organes disponibles.

25 Par exemple, ce fichier recense des familles de composants proches, par exemple :

- Boîtes à fusibles, platines de servitude
- Boîtiers électroniques conventionnels
- Commutateurs et dispositifs de commande
- 30 - Capteurs

Egalement, il peut recenser des composants distincts appartenant à une même fonction

- Moteur d'essuie-vitre, pompe de lavage, capteur de niveau d'eau.

#### 5 1.2 - Le fichier liste des entrées et sorties de la carte électronique

Ce fichier est destiné à définir une liste unique des entrées et sorties de la carte électronique qui intégrera un calculateur commun à la gestion de plusieurs fonctions. Les entrées et sorties de ce calculateur commun sont déterminées en éliminant les entrées ou sorties redondantes.

10 Ces entrées et sorties ont une signification physique et permettent de se relier d'un côté aux schémas électroniques par la définition des couches basses du calculateur et de l'autre au câblage extérieur vers les organes associés.

Ce fichier recense notamment des entrées et sorties regroupées par famille proches des fonctions, par exemple :

- 15 - Alimentations et signaux d'alimentation.
- Entrées et sorties relatives au contrôle de l'ouverture des portes et des ouvrants.
- Entrées et sorties relatives à la commande des indicateurs de direction et au warning.

20 etc...

#### 1.3 - Fichier des entrées et sorties de la partie de puissance :

Ce fichier est destiné à définir une liste unique des entrées et sorties de la partie contrôlant la partie puissance afin que lors de l'opération de consolidation des fonctions, les entrées ou sorties de puissances redondantes soient éliminées. Ces  
25 entrées et sorties ont une signification physique et permettent de se relier aux schémas électriques internes de la partie puissance (ce qui permet d'associer les composants de puissance nécessaires ex : fusibles, relais, shunts, etc...) et au câblage extérieur vers les organes connectés.

30 Le schéma S représentatif de la fonction permet de faire le lien entre la partie puissance du calculateur et ses liaisons avec les organes externes d'une part (par le schéma externe), avec les composants de puissance (équipement interne), et

avec les liaisons nécessaires entre la partie électronique et la partie puissance définissant également un premier niveau du schéma S électronique pour gérer la liaison (couche basse nécessaire à la gestion de la partie puissance ).

5 Ce fichier recense notamment des entrées et sorties regroupées par famille proches des fonctions, par exemple :

- Alimentations et signaux d'alimentation.
  - Entrées et sorties relatives au contrôle de l'ouverture des portes et des ouvrants.
  - Entrées et sorties relatives à la commande des indicateurs de direction et au warning.
- 10

#### 1.4 - Fichier liste des schémas électroniques "couches basses" associées aux entrées/sorties du calculateur a consolider :

15 Ce fichier est destiné à définir une liste unique des besoins relatifs aux entrées et sorties de la carte électronique. Ces besoins correspondent à des parties de schémas qui, dans la suite du texte, seront appelés : couches basses hardware du calculateur.

Ces schémas couches basses sont en relation directe avec ce que nous appellerons le calculateur circuit logique câblé, ASIC ou microcontrôleur qui pilotera les fonctions demandées à travers ces couches basses.

20

De fait, la globalisation du besoin exprimé en couches basses permet de définir le besoin en cœur numérique. Ex : Entrées et sorties numériques, entrées analogiques, sorties PWM, liaisons séries, etc...

A chaque besoin en couche basse doit correspondre un ou plusieurs schémas possibles qui pourront être utilisés dans la carte électronique. Ceci permettra à terme de standardiser les circuits et de choisir des schémas vérifiés, compétitifs, et validés dans l'environnement automobile.

25

A chaque schéma correspondant à un besoin en couche basse sera associé une nomenclature, ce qui permettra (lors de la consolidation des fonctions) de connaître la liste des composants nécessaires à la réalisation de la globalité des circuits couches basses d'un projet.

30

Le besoin en couches basses permet de définir rapidement le besoin autour du coeur numérique après consolidation des fonctions retenues.

L'utilisation du "fichier couches basses" et des fichiers schémas et nomenclatures associées se fait :

- 5 . Lors de l'opération de création d'une fonction
  - . Lors de l'opération de consolidation des fonctions ce qui permet d'obtenir :
    - une liste complète des schémas de base utilisés, et le nombre de fois que ceux-ci sont utilisés.
    - Une nomenclature consolidée de tous les composants nécessaires
  - 10 utilisant lesdits schémas.
    - Le besoin en entrées et sorties requises avec les schémas utilisés pour se raccorder au coeur numérique.
    - Le coût global des composants utilisés.
  - . Lors de l'opération d'optimisation ce qui permet :
    - 15 - De modifier un fichier consolidé pour choisir des schémas de couche basse de variante N° "n", ou de remplacer une référence de couche basse par une référence de schéma de type ASIC compatible et d'obtenir après optimisation les données identiques à celles précédemment fournies, mais réactualisées.
- La consolidation des besoins en coeur numérique (qui peut être menée à la fin
- 20 de l'opération de consolidation ou de l'opération d'optimisation) totalise la demande en couches basses pour un calculateur en recherchant la liste des codes numériques différents et mémorise pour chacun d'eux les quantités trouvées correspondantes.

#### 1.5 - Fichier liste des composants de puissance CP et des composants électroniques

##### 25 CE

Ce fichier a pour objectif de définir une liste unique des composants électronique et de puissance qui peuvent être utilisés analyser les couches basses ou pour équiper la partie puissance du calculateur à consolider.

A chaque type de composant est associé (via la base de donnée existante)

- 30 un fichier de spécification SC qui pourra être consulté ou édité.

La consolidation des fonctions doit permettre de disposer rapidement de la liste des composants nécessaires pour réaliser une application.

A chaque type de composant on associera un coût, qui permettra d'approcher rapidement les coûts de la partie puissance et des circuits couches basses.

Ces données relatives au coût peuvent être réactualisées via la banque de donnée existante.

La création et mise à jour se fait par un numéro de composant en respectant une codification, ces numéros seront organisés en utilisant des champs par famille pour plus de facilité.

Ces numéros de composants se retrouvent dans la fiche signalétique de la fonction lorsque celle-ci décrit une partie puissance associée à une fonction.

Après consolidation d'un ensemble de fonctions, le programme permet d'obtenir une liste complète des composants utilisés avec leurs coûts associés.

Les composants sont regroupés dans ce fichier par familles, telles que :

- Relais
  - Fusibles
  - Shunts
  - Transistors
  - Résistances.
- etc...

## 2 - CONSTITUTION DE LA BASE DE DONNEES DES FONCTIONS

Ainsi que l'illustre la figure 1, la procédure de création de fonctions nécessite de puiser dans la base de données primaires 1 qui vient d'être décrite.

La capitalisation des fonctions se fait :

- suivant le type de fonction :
  - Les fonctions de type FC (fonctions en architecture conventionnelle)
  - Les fonctions de type FN (fonction nominale décrite pour être consolidée en un seul calculateur)

- Les fonctions de type FP (fonction partagée décrite pour être consolidée en plusieurs modules)

- et dans la base de donnée des fonctions.

5 Chaque fonction est en particulier définie par une liste d'organes, une liste d'entrée et sortie électroniques, une liste d'entrée et sortie de puissance, une liste de schémas électroniques couches basses, ainsi qu'une liste de composants de puissance et de composants électroniques et une liste des liaisons électriques du schéma associé.

10 Les fonctions sont stockées dans une base de données 2 prévue à cet effet et sont créées et mises à jour en utilisant la bibliothèque de la base de données primaire 1.

A chaque fonction FC (fonction de type conventionnel) sont associés un "schéma fonction", une "fiche signalétique fonction" et "une spécification SC fonction". Ces fonctions regroupent des architectures de type conventionnel pour 15 lesquelles il n'y aura pas de consolidation de calculateur, la fonction étant généralement prise en compte par un boîtier séparé.

L'opération de consolidation sur des fonctions de type FC conduira à consolider tous les organes utilisés (y compris les boîtiers conventionnels), et consolider le câblage nécessaire à la prise en compte de l'ensemble de ces fonctions.

20 Les architectures obtenues après consolidation des fonctions FC sont avantageusement utilisées comme références auxquelles on compare les autres architectures.

A chaque fonction FN (fonction Nominale définie pour être consolidable en un seul calculateur) sont associés un "schéma fonction", une "fiche signalétique 25 fonction" et "une spécification SC fonction".

Cette définition en trois parties permet de documenter totalement un besoin étude relatif à la définition d'une fonction de manière telle que l'opération de consolidation de n fonctions puisse conduire à définir rapidement un calculateur consolidé et le câblage associé nécessaire à la prise en compte de l'ensemble de ces 30 fonctions dans une architecture globale.

A chaque fonction FP (fonction Partagée, définie comme pouvant être assurée en globalisant le travail de plusieurs calculateurs, modules, ou encore stations pour cette fonction ) sont associées "un schéma fonction en plusieurs parties", une " fiche signalétique fonction en plusieurs parties " et " une seule spécification SC fonction ".

Cette définition permet de consolider en plusieurs calculateurs ou modules un ensemble de fonctions. Chaque calculateur ou module doit au préalable être consolidé séparément. Une opération de consolidation étude système permettra de connaître sur une conception globale d'un système, l'ensemble des besoins en électronique et composants de puissance, et le câblage associé nécessaire à la prise en compte de l'ensemble des fonctions prises en compte par l'ensemble des connexions nécessaires à tous ces modules.

### 3 - LA PROCEDURE DE CONSOLIDATION DES FONCTIONS ET LA CAPITALISATION DES CALCULATEURS

L'objectif de l'outil développé étant l'évaluation rapide des architectures possibles pour un ensemble de fonctions donné, pour chacune des architectures à évaluer, il convient de mesurer les poids respectifs du (ou des) calculateurs impliqués dans le système, et ceux du ou des câblages nécessaires à la réalisation de l'architecture proposée.

La première phase de cette étude conduit à construire (un ou plusieurs calculateurs ) autour d'un ensemble de fonctions déterminées ( $F_1$ ,  $F_2$ ,  $F_3$  sur la figure). Cette construction est réalisée par sélection d'un ensemble de fonctions dans la base de données 2 et par une opération dite de consolidation de ces fonctions au sein d'un même ou de plusieurs calculateurs .

L'ensemble de ces calculateurs consolidés (CALC. sur la figure) et leurs attributs respectifs constituent des études qui pourront être archivées et qui constitueront une base de données calculateurs 3.

Lors de l'étape de sélection, les fonctions sont rassemblées sous un "Numéro de calculateur ".

L'opération de consolidation permet au logiciel de regrouper l'ensemble des informations contenues dans les fichiers "fiches signalétiques associées aux fonctions" sélectionnées dans un fichier unique appelé "Fichier étude calculateur (ou module) consolidé".

5           A l'issue de l'opération de consolidation, le "Fichier calculateur consolidé" contient :

- Le Numéro d'étude.
- Le numéro de calculateur et son appellation.
- La liste des fonctions sources prises en compte dans l'opération de  
10 consolidation.
- La liste de tous les organes mis en jeu pour l'ensemble des fonctions prises en compte, (liste dans laquelle les données redondantes sont éliminées et chaque organe n'est cité qu'une fois).
- La liste des entrées et sorties à la partie électronique, (dans laquelle les  
15 données redondantes sont éliminées et chaque entrée ou sortie n'est citée qu'une fois).
- La liste des entrées et sorties à la partie puissance, (dans laquelle les données redondantes sont éliminées et chaque entrée ou sortie n'est citée qu'une fois).
- La liste du besoin en électroniques (dans laquelle les données redondantes sont éliminées).

20           Cette liste donne les couches basses nécessaires pour connecter les entrées et sorties au calculateur d'habitable, mais également la liste des couches basses relatives aux circuits nécessaires pour la liaison entre la partie électronique et la partie puissance.

25           - La liste complète des liaisons électriques entre les organes pris en compte dans les fonctions retenues.

Cette liste contient les liaisons entre le calculateur et les organes reliés aux entrées et sorties de la partie électronique comme de la partie puissance, mais aussi les liaisons entre organes et organes et masses ou alimentations directes.

30           Cette liste doit permettre de décrire les liaisons nécessaires pour qu'un schéma soit susceptible de fonctionner.

Cette liste élimine également les liaisons redondantes lors de l'opération de consolidation.

- La liste des entrées et sorties nécessaires entre la partie électronique et la partie puissance
- 5       - La nomenclature complète des composants de puissance décrits dans l'ensemble des fonctions consolidées.
- La liste du besoin en coeur numérique.

#### 4 - LA CAPITALISATION DES ARCHITECTURES FAISCEAUX

- 10       Pour un même schéma de principe, l'architecture faisceau choisie par le constructeur conduira à un nombre de fils différents. En effet le nombre de fils nécessaires dépendra du schéma de principe utilisé, mais aussi de la segmentation du faisceau choisie. (Par segmentation, on entend un découpage d'une liaison électrique utilisée entre un point et un autre et qui emprunte un parcours passant à travers plus
- 15       d'un faisceau, les différents faisceaux étant reliés entre eux par des dispositifs de raccordement).

A cet effet, les architectures faisceaux sont capitalisées par véhicule et par constructeur dans une banque de données 4

- à partir de la définition des faisceaux renseignée sur " la fiche signalétique
- 20       liée à une architecture faisceau", le logiciel permettra de décomposer chaque fil du schéma de principe des fonctions retenues en autant de tronçons que rendues nécessaires par l'architecture faisceau retenue, lors de l'opération de segmentation / consolidation.

Ces données extraites d'une architecture faisceau connue et associée à un

25       véhicule vont permettre de constituer une base de données qui doit permettre d'automatiser l'évaluation des coûts des faisceaux associés à une ou plusieurs solutions.

Les données relatives à la capitalisation des architectures faisceaux sont acquises sous la forme de deux documents :

- 30       - Un " schéma représentatif de l'architecture faisceaux" utilisée.
- Un fichier constituant " la fiche signalétique liée à une architecture faisceau".

## 5- LA PROCEDURE DE CONSOLIDATION DES SYSTEMES ET ARCHITECTURES

Les modules de calculateurs recensés dans le fichier 3 peuvent être regroupés pour constituer des systèmes en les associant à des architectures faisceaux (la figure illustre un exemple de regroupement de trois calculateurs  $CALC_1$ ,  $CALC_2$ ,  $CALC_3$ ).

10 L'opération de "consolidation système " permet d'obtenir rapidement les données relatives à la définition d'un système complet permettant ainsi de disposer des données qui permettront la comparaison de différentes architectures. A ce titre on pourra comparer plusieurs solutions mettant en jeu des choix d'architecture différents.

15 Les architectures associés aux systèmes ainsi consolidés sont capitalisés dans une base de données 5.

## 6- OPTIMISATION DES CALCULATEURS

La phase d'optimisation intervient après la phase de consolidation et permet de transformer un fichier étude calculateur "ou module" consolidé en un fichier étude optimisée.

L'optimisation consiste à intervenir sur les champs relatifs à la définition des circuits "couches basses" pour optimiser le calculateur.

Lors de l'opération d'optimisation il doit être possible de consulter les résultats de la consolidation pour juger du résultat obtenu après modification des variantes des circuits "couches basses".

Cette consultation concerne :

- Le résultat de l'opération de consolidation des "circuits couches basses" en terme de :

30 - Coût global composants électroniques

- Nombre total de composants.

- Le besoin global en coeur numérique.

C'est à l'utilisateur d'apprécier la solution optimale, le coût global dépendant à la fois du besoin en coeur numérique et du coût des composants utilisés ainsi que  
5 leur nombre.

Après itérations successives, le calculateur peut être jugé optimisé.

#### 7- SEGMENTATION

La segmentation est un processus logiciel automatisé permettant après choix  
10 d'une architecture faisceau dans laquelle on introduit un système composé d'un ou plusieurs calculateurs ou modules d'obtenir une liste de toutes les liaisons nécessaires à la prise en compte de l'ensemble du schéma tenant compte de l'architecture faisceau choisie (segmentation des liaisons passant par les connexions des éléments entre les faisceaux).

## REVENDICATIONS

1. Outil informatique pour l'étude d'architectures électriques destinées à être disposées à l'intérieur d'un habitacle de véhicule automobile, caractérisé en ce qu'il comporte :

5 - des moyens de mémorisation dans lesquels sont stockés des fichiers de données primaires décrivant des éléments tels que des organes de commande, des entrées et sorties électroniques de calculateur, des entrées et sorties de puissance de calculateur, des schémas électroniques de type couches basses associées à ces entrées et sorties électroniques du calculateur, des composants de puissance, des composants électroniques,

- des moyens pour mettre à jour ces données primaires,  
- des moyens pour permettre à un opérateur de créer à partir de ces données primaires des fonctions définies chacune notamment par une liste d'éléments du type de ceux décrits dans les fichiers de données primaires, ainsi que par la description de toutes les liaisons entre ces divers éléments,

15 - des moyens de mémorisation dans lesquels sont stockées les fonctions ainsi créées,

- des moyens pour définir automatiquement à partir d'une liste de fonctions choisies par un opérateur un module ou calculateur dans lequel les différents éléments correspondant aux données primaires desdites fonctions sont consolidés de façon à éviter les redondances inutiles

20 - et des moyens permettant de recenser les différents éléments correspondant aux données primaires des différentes fonctions ainsi consolidées dans ledit module de calculateur.

2. Outil selon la revendication 1, caractérisé en ce qu'il comporte des moyens pour définir à partir de plusieurs calculateurs un système dans lequel lesdits calculateurs et les éléments qui leur sont associés sont consolidés.

3. Outil selon l'une des revendications précédentes, caractérisé en ce qu'il comporte des moyens pour mémoriser les coûts des différents éléments décrits

30

dans les fichiers de données primaires, ainsi que pour calculer les coûts des fonctions et/ou des modules de calculateurs créés avec ces éléments.

4. Outil selon l'une des revendications précédentes, caractérisé en ce qu'il comporte des moyens de mémorisation dans lesquels sont stockées les schémas des architectures de faisceaux de différents types de véhicule.

5. Outil selon la revendication 4, caractérisé en ce qu'il comporte des moyens pour proposer une segmentation optimisée à partir d'une architecture de faisceau donnée et d'un fichier de modules ou calculateurs consolidés.

6. Outil selon l'une des revendications précédentes, caractérisé en ce qu'il comporte des moyens permettant à un opérateur de modifier les schémas électriques appelés couches basses associées à un module de calculateur pour optimiser ledit module.

7. Outil selon l'une des revendications précédentes, caractérisé en ce qu'il comporte des moyens mémoire dans lesquels sont stockées des spécifications et/ou des schémas et/ou des nomenclatures associés aux éléments décrits dans les fichiers de données primaires.

8. Outil selon l'une des revendications précédentes, caractérisé en ce qu'il comporte des moyens de mémorisation dans lesquels sont stockées des spécifications et/ou des schémas et/ou des fiches signalétiques associés aux fonctions.

9. Outil selon la revendication 8, caractérisé en ce qu'il comporte des moyens pour regrouper les informations contenues dans des fiches signalétiques associées à des fonctions dans un fichier associé au module de calculateur regroupant ces fonctions.

10. Outil selon l'une des revendications précédentes, caractérisé en ce qu'il comporte des moyens pour mémoriser et/ou traiter de façon différenciée les fonctions selon qu'elles sont destinées à être intégrées à des architectures conventionnelles, destinées à être consolidées à un seul module de calculateur ou destinées à être consolidées en plusieurs modules.

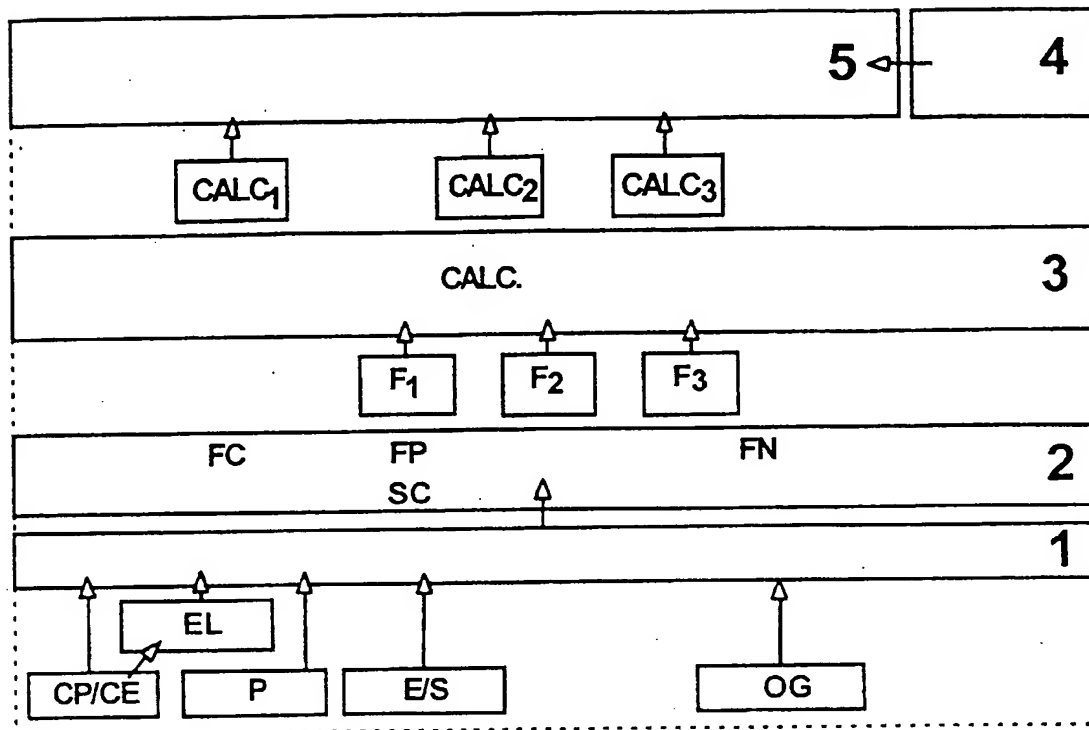


FIG.1

REPUBLIQUE FRANÇAISE

INSTITUT NATIONAL  
de la  
PROPRIETE INDUSTRIELLE

**RAPPORT DE RECHERCHE  
PRELIMINAIRE**

établi sur la base des dernières revendications  
déposées avant le commencement de la recherche

N° d'enregistrement  
national

FA 557196  
FR 9802611

DOCUMENTS CONSIDERES COMME PERTINENTS		Revendications concernées de la demande examinée
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	
X	WO 94 23372 A (TRILOGY DEV GROUP) 13 octobre 1994 * page 9, ligne 18 - page 14 *	1-3
A	* page 17, ligne 10 - ligne 16 *	6-10
A	WO 93 01557 A (SMITH JIM ;QUINTERO STEPHEN (US)) 21 janvier 1993 * page 3, ligne 11 - page 4, ligne 9 * * page 6, ligne 4 - page 7, ligne 8 * * page 9, ligne 23 - page 10, ligne 12 *	1-3,6-10
A	US 5 038 294 A (ARAKAWA HIROSHI ET AL) 6 août 1991 * colonne 2, ligne 23 - ligne 57 *	1
A	EP 0 424 189 A (AEROSPATIALE) 24 avril 1991 * abrégé *	1
		DOMAINES TECHNIQUES RECHERCHES (Int.CL.6)
		G06F B60R
Date d'achèvement de la recherche		Examineur
2 décembre 1998		Guingale, A
<p>CATEGORIE DES DOCUMENTS CITES</p> <p>X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : pertinent à l'encontre d'au moins une revendication ou arrière-plan technologique général O : divulgation non-écrite P : document intercalaire</p> <p>T : théorie ou principe à la base de l'invention E : document de brevet bénéficiant d'une date antérieure à la date de dépôt et qui n'a été publié qu'à cette date de dépôt ou qu'à une date postérieure. D : cité dans la demande L : cité pour d'autres raisons &amp; : membre de la même famille, document correspondant</p>		

3

EPO FORM 1503 03.82 (P04C13)